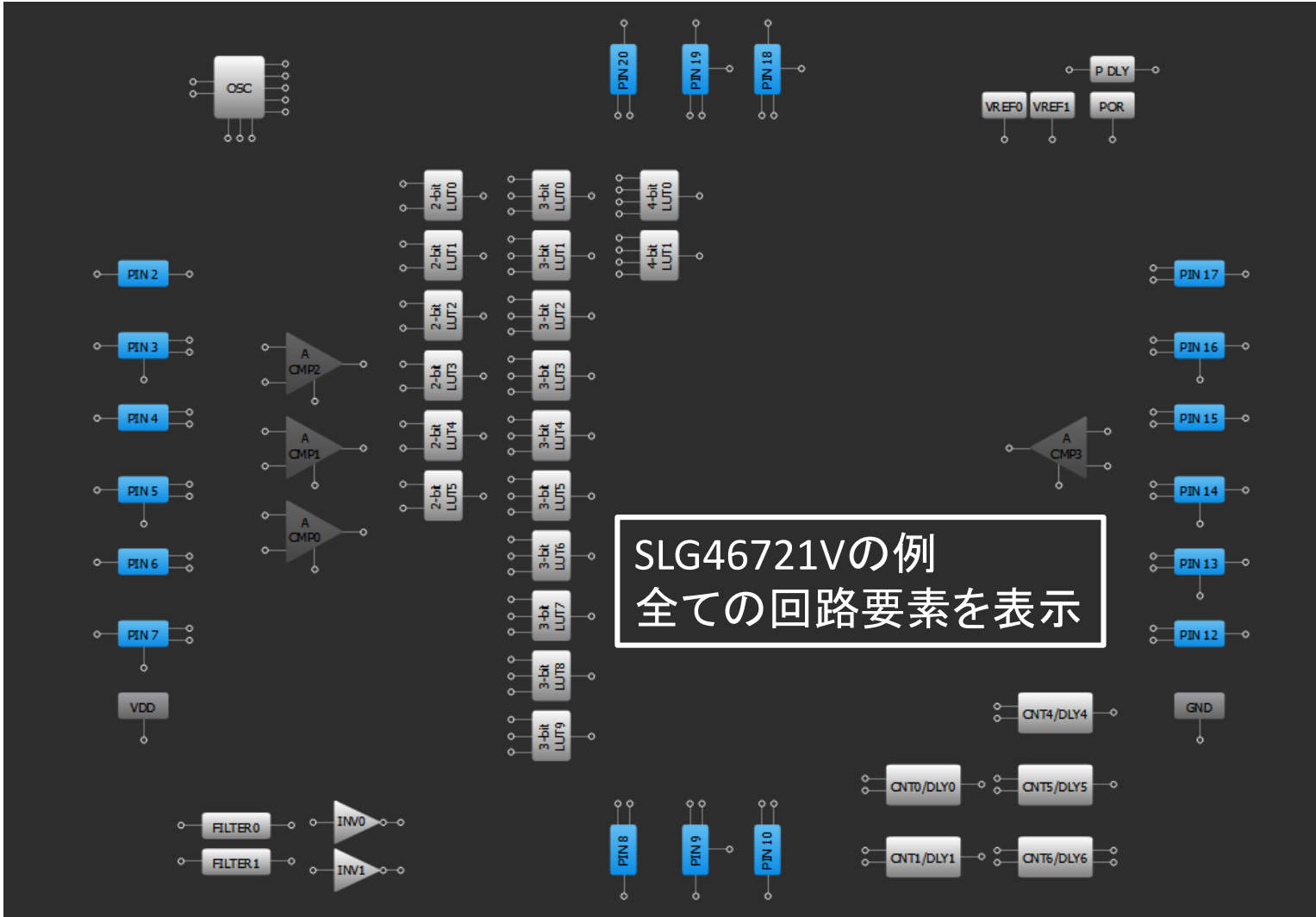
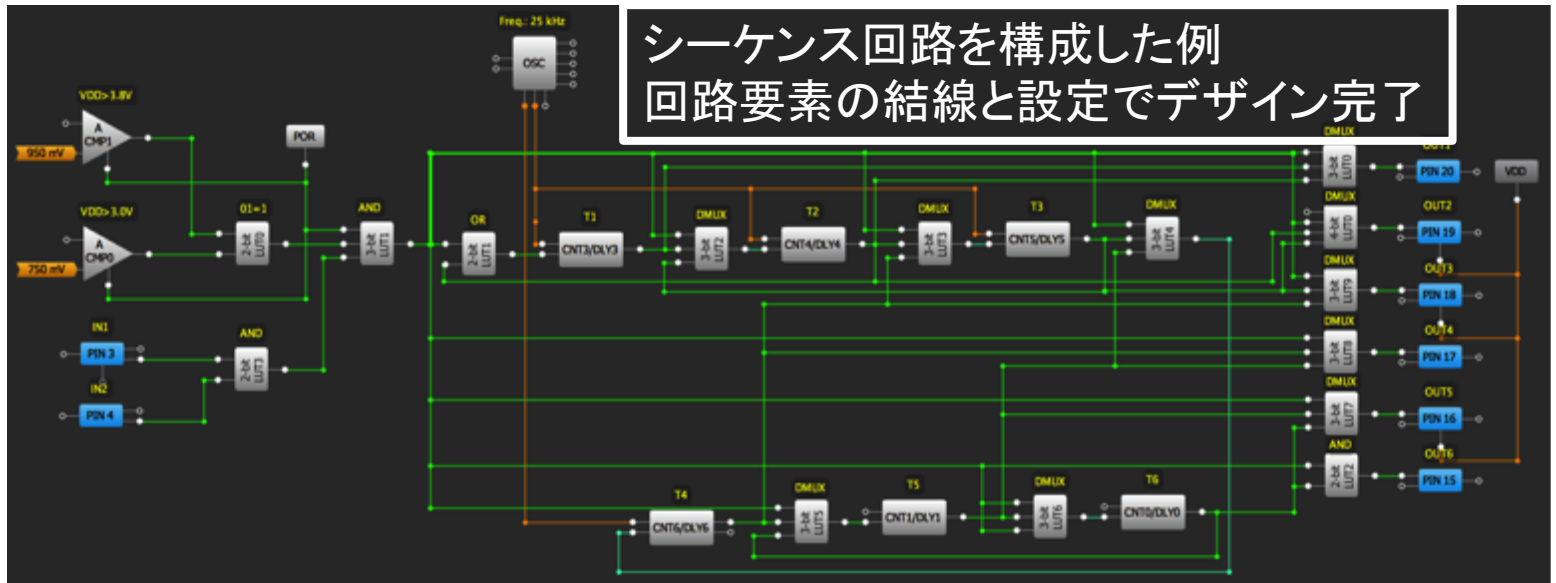
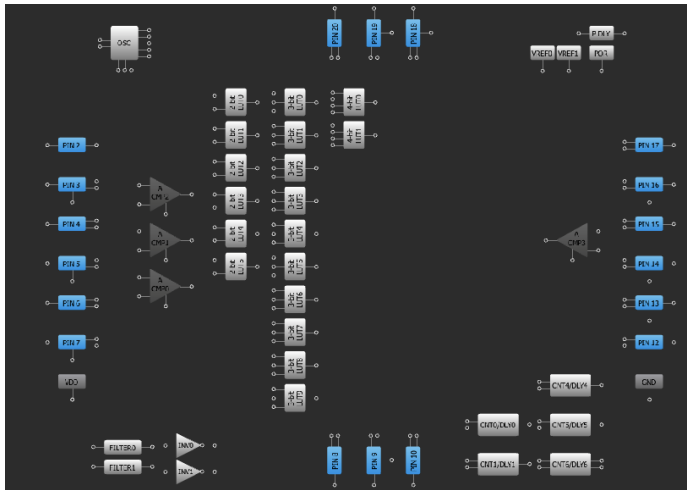


# GreenPAK による回路設計



# GreenPAK による回路設計



# GreenPAK 開発方法

## ユーザーによるデザイン

- 開発環境を無償提供



- Silegoでのデザインチェック

## Silegoでのデザインサポート

- 開発のための情報提供
  - 回路図、または
  - タイミングダイアグラム、
  - 状態遷移図
  - ピン配置
  - 動作電源電圧、温度範囲
  - 動作、待機消費電流



**General Description**  
Silego GreenPAK 2 is a low power and small form device. The SoC is housed in a 2.5mm x 2.5mm TDFN package which is optimal for using with small devices.

**Features**

- Low Power Consumption
- Dynamic Voltage Supply Range
- RoHS Compliant / Halogen-Free
- Pb-Free TDFN-12 Package

**Pin Configuration**

VDD	1	12	CH1_SEL
BAT_DETECT	2	11	WMP
T_CTRL	3	10	PWMD
WDR_CTRL	4	9	L_CTRL
CHARGE_LED	5	8	T_CTRL
PWMS	6	7	WMP

TDFN-12 TOP VIEW

